

## 表彰リスト 2002-現在

### 表彰リスト (岩田、佐々木グループ)

- [IS-A-1] 森江隆, 中野鉄平, 石津任章, 安藤博士, 岩田穆, “大局的画像領域分割のためのデジタル方式抵抗ヒューズネットワーク回路”, 第5回 IP アワード、IP 賞, IP アワード運営委員長, 2003.6.10
- [IS-A-2] 岩田穆, アナログデジタル混載 LSI 技術の実用化と普及における貢献, 電子情報通信学会フェロー, 電子情報通信学会会長, 2003.9.24
- [IS-A-3] 岩田, 森江, 永田, “アナログ/RF 回路混載 LSI の設計開発と設計者人材育成”, 大学発ベンチャー功労賞, 中国地域産学官コラボレーションセンター, 2005.6.6

### 表彰リスト (マタウシュ, 小出グループ)

- [MK-A-1] T. Morimoto, Y. Harada, T. Koide, and H. J. Mattausch, “A real-time picture-segmentation architecture for intelligent information processing,” The 4th LSI IP Design Award, Development Encouragement Award, LSI IP Design Award Committee, 2002.5.29.
- [MK-A-2] Y. Mitani, H. Uchida, T. Hironaka, and H.J. Mattausch, and T. Koide “SuperH Compatible Instruction Set Processor IP for System LSI Research and Education,” The 4th LSI IP Design Award, Challenge Award, LSI IP Design Award Committee, 2002.5.29.
- [MK-A-3] K. Johguchi, Z. Zhu, H. J. Mattausch, T. Koide, T. Hirakawa, and T. Hironaka, "Multi-Port Cache Design Based on Hierachcal Multi-Bank Memory Architecture", The 4th IEEE Hiroshima Student Symposium (HISS), Research Award, HISS Research Award Committee, 2002.12.6.
- [MK-A-4] T. Koide, H.J. Mattausch, Y. Yano, T. Gyohden and Y. Soda, "A Nearest-Hamming-Distance Search Memory with Fully Parallel Mixed Digital-Analog Match Circuitry," The Asia and South Pacific Design Automation Conference (ASP-DAC2003), Special Feature Award, University Design Contest, University Design Contest Chair of ASP-DAC2003, 2003.1.21.
- [MK-A-5] T. Morimoto, “Research for Real-Time Image Segmentation Architecture and its Digital-CMOS Implementation,” 広島大学生表彰, 広島大学学長 牟田 泰三, 2003.3.23.
- [MK-A-6] S. Fukae, N. Ohmori, H. J. Mattausch, T. Koide, T. Inoue, and T. Hironaka, "Minimization of Transistor Numbers and Global Wiring Numbers by Distributed Crossbar Function for Realizing Bank-based Multiport Memories“, The Institute of Electrical Engineers of Japan, Conference Paper and Presentation Award of the 54th Annual Technical Conference of the Chugoku Chapter of the Electronics and Information Institute, 2003.3.31.
- [MK-A-7] K. Johguchi, Z. Zhu, H. J. Mattausch, T. Koide, T. Hirakawa, and T. Hironaka, "Combined Data/Instruction Multi-Port Cache Design Based on Hierachcal Multi-Bank Memory Architecture ", The 5th IEEE Hiroshima Student Symposium (HISS), Research Award, IEEE Hiroshima Chapter, 2003.12.14.
- [MK-A-8] Y. Yano, T. Koide, and H.J. Mattausch, “Fast, Compact, and Low-Power Minimum Hamming/Manhattan Distance Search Associative Memory Macro,” The 6th LSI IP Design Award, IP Award, LSI IP Design Award Committee, 2004.5.20.
- [MK-A-9] T. Morimoto, O. Kiriyaama, H. Adachi, Z. Zhu, T. Koide, and H.J. Mattausch, “A Low-Power Video Segmentation LSI with Boundary-Active-Only Architecture“, The Asia and South Pacific Design Automation Conference (ASP-DAC2005), Design Contest Award, University Design Contest, General Chair of ASP-DAC2005, 2005.1.19.
- [MK-A-10] 小出哲士, “最小距離検索連想メモリ LSI アーキテクチャの開発とその集積化”, 丸文研究奨励賞, 財団法人 丸文研究交流財団 理事長 島津久厚, 2005.3.7.
- [MK-A-11] T. Morimoto, K. Yamaoka, H. Adachi, Y. Harada, O. Kiriyaama, T. Koide, and H. J. Mattausch, “An LSI architecture for object tracking in motion pictures based on picture segmentation and pattern matching ,” The 6th LSI IP Design Award, Development Encouragement Award, LSI IP Design Award Committee, 2005.5.19.

### 表彰リスト(三浦, 江崎グループ)

- [ME-A-1] 北丸大輔, 学術活動特に不純物斜め打ち込み技術を用いたデバイスにおける回路シミュレーションのためのしきち電圧モデルの開発に関する研究の精励, 広島大学学生表彰, 広島大学学長 牟田 泰三, 2002.4.3
- [ME-A-2] 細川 智士, “100nm-MOSFET における Thermal Noise の回路 Simulation 用 Model の開発とその評価”, STARC シンポジウム 2002, ポスターセッションプレゼンテーション特別賞, STARC シンポジウム実行委員長, 2002.9.12
- [ME-A-3] N.Dondee, “RF 回路における Non-Quasi-Static 効果”, STARC シンポジウム 2003, ポスタープレゼンテーション特別賞, STARC シンポジウム実行委員長, 2003.9.11
- [ME-A-4] N.Dondee, Serveza, 学術研究活動特に回路シミュレーションの遅延モデル開発に関する研究

の精励, 広島大学学生表彰, 広島大学学長 牟田 泰三, 2004.3.23

[ME-A-5] 貞近倫夫, Compact Modeling Council 活動に関する感謝, (株)半導体理工学研究センター技監 間 佐五郎, 2006.1.13

#### 表彰リスト (角南グループ)

[Su-A-1] 角南英夫, トレンチキャパシタDRAMセルの発明とメモリ研究開発の貢献, 電子情報通信学会フェロー, 電子情報通信学会会長, 2003.9.24

[Su-A-2] 松村俊平, 第5回 IEEE 広島支部学生シンポジウム貢献賞, HISS 実行委員会委員長, 2004.2.8

[Su-A-3] 松村俊平, 第6回 IEEE 広島支部学生シンポジウム功労賞, HISS 功労賞審査委員会委員長, 2005.2.8

#### 表彰リスト (芝原グループ)

[Si-A-1] 芝原 健太郎, "Step-Controlled VPE Growth of SiC Single Crystals at Low Temperatures", the SSDM Award, SSDM (International Conference on Solid State Devices and Materials), Organizing Committee, 2005.9.13.

#### 表彰リスト (吉川グループ)

[K-A-1] Xia Xiao, Nobuhiro Hata, Suying Yao and Takamaro Kikkawa, Best poster paper award in 2004 International Conference on Solid-State and Integrated-Circuit Technology (ICSICT), October 18-21, 2004, Beijing, China.

[K-A-2] 木本健太郎, 広島大学学生表彰, 広島大学学長 牟田泰三, 2004.4.3

#### 表彰リスト(宮崎, 東グループ)

[MH-A-1] Yudi Darma, "Formation of Nanometer Silicon Dots with Germanium Core by Highly-Selective Low-Pressure Chemical Vapor Deposition" (presented at the MNC 2002 in Tokyo on Nov. 6-8, 2002) MNC 2002 Award for Young Author's Award, 16th Int. Microprocesses and Nanotechnology Conf. Organizing Committee Chair Shinji Okazaki, Oct. 29, 2003

[MH-A-2] Yudi Darma, "Electronic Charged States of Single Si Quantum Dots with Ge Core as Detected by AFM/Kelvin Probe Technique" presented at the Int. Conf. on Solid State Devices and Materials in Tokyo, Sept. 16-18, 2003. SSDM 2004 Young Researcher Award, Int. Conf on Solid State Devices and Materials, Organizing Committee SSDM 2004 Chair Hiroshi Ishiwara, Sept. 15, 2004

[MH-A-3] Yudi Darma, "Formation of Nanometer Silicon Dots with Germanium Core by High-Selective Low-Pressure Chemical Vapor Deposition", 広島大学生表彰, 広島大学学長 牟田泰三, 2004.3.23

[MH-A-4] 竹野 文人, 高温熱処理がALCVD  $Al_2O_3/Si_3N_4/Si(100)$ スタック構造に及ぼす影響 光電子分光分析, (応用物理学会中国四国支部 2005 年度支部学術講演会, 2004.7.31, 香川大学), 応用物理学会支部学術講演会発表奨励賞, (社)応用物理学会中国四国支部支部長 土屋敏章, 2004.9.7

[MH-A-5] Nihan Kosuku, "High-Rate Growth of Highly-Crystallized Si Films from VHF Inductively-Coupled Plasma" presented at The 16th Symp. of The Material Research Society Japan (Tokyo, Dec. 23-24, 2004), 第15回日本MRS学術シンポジウム奨励賞, The Material Research Society of Japan, President Osamu Takai, Dec. 24, 2004

[MH-A-6] 広島大学大学院先端物質科学研究科 宮崎研究室, High-k ゲートスタック技術開発促進, 2004 Selete Achievement Award, President and CEO Akihiko Morino, Semiconductor Leading Edge Technologies, Inc., 2004.5.24

[MH-A-7] Katsunori Makihara, "Light Emitting Devices Using Si Quantum Dots Multiple-stacked Structure" (presented at 2005 Int. Meeting for Future of Electron Devices, Kansai (Kyoto, April 11-13, 2005) Best Student Award at the 2005 IMFEDK, IEEE, General Chair: Yoshio Nishi, EDS President: Hiroshi Iwai, EDS Kansai Chapter Chair: Kenji Taniguchi, April 13, 2005,

[MH-A-8] 牧原 克典, AFM/ケルビンプローブによるPドープSi量子ドットの荷電状態評価 (応用物理学会中国四国支部 2005 年度支部学術講演会, 2005年7月30日, 島根大), 応用物理学会支部学術講演会発表奨励賞, (社)応用物理学会中国四国支部, 支部長 神垣良昭, 2005.10.20

[MH-A-9] Katsunori Makihara, "Fabrication of Multiply-Stacked Si Quantum Dots for Floating Gate MOS Devices" (presented at The 16th Symp. of The Material Research Society Japan - Advanced and integrated materials researches lead the 21st century - Tokyo, Dec. 9-11, 2005), 第16回日本MRS学術シンポジウム奨励賞, Certificate of Award for Encouragement of Reserch of Materials Science, Chairman of the organaizing committee: Osamu Takai,, Chairman of the Award Selection committee: Yasuro Ikuma, 2005.12.28

[MH-A-10] 中川 博, Ge(100)表面の真空紫外光励起 $NH_3$ 窒化 (第11回ゲートスタック研究会, 2006.2.3-4, 東レ総合研修センター), Interesting Paper Award 安田賞, ゲートスタック研究会運営委員会, 委員長 鳥海明, 2006.2.4

[MH-A-11] 牧原 克典, "IV族半導体ナノ結晶の高密度形成と電気的特性評価に関する研究", 広島大学生表彰, 広島大学学長 牟田泰三, 2006.3.23